

U74GTL2014

4-CHANNEL LVTTL TO GTL TRANSCEIVER

四通道 LVTTL至GTL收發器

DESCRIPTION

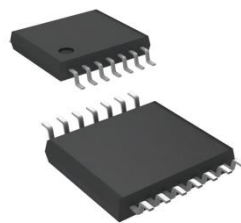
介紹

- U74GTL2014 是一款 4 通道轉換收發器，用於連接 LVTTL 晶片組 I/O 與處理器 I/O，LVTTL 輸入可承受高達 5.5V 的電壓，允許直接存取 TTL 或 5V CMOS，GTL 輸入/輸出工作電壓可達 3.6V，此裝置可用於高壓 Open-Drain 應用。
- Gunning Transceiver Logic, GTL:
GTL 輸入為比較器結構；比較器一端連接外部的參考電位，另一端接輸入信號。
- Low Voltage Transistor-Transistor Logic, LVTTL:
工作電壓在 3.3V 以下的邏輯電平被稱為 LVTTL。

FEATURES

特性

- ◆ 可作為 GTL 與 LVTTL 之間的轉換器。
- ◆ 參考電壓可降至 0.5V，以實現低電壓 CPU 使用。
- ◆ 允許部分斷電。

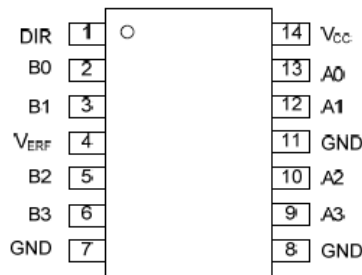


TSSOP-14

Applications

應用

- ◆ 伺服器
- ◆ 基地台
- ◆ 有線通訊



腳位說明

- ◆ DIR: 控制訊號方向由 Ax 到 Bx 或由 Bx 到 Ax。
- ◆ Bx: 可作為輸入或輸出，其為 GTL 應用電路做為輸入時需與參考電壓比較，為 Open-Drain 應用。
- ◆ Ax: 可作為輸入或輸出，其為 LVTTL 應用電路。
- ◆ Vref: 當 Bx 為輸入時，需提供電壓做為比較的參考電壓，當 Ax 為輸入時接地。

U74GTL2014

4-CHANNEL LVTTL TO GTL TRANSCEIVER

四通道 LVTTL至GTL收發器

應用電路

- 當DIR 腳位狀態為低電平時，GLT (Bx) 為輸入；LVTTL (Ax)為輸出，Vref 腳位需要一個參考電壓，當輸入GLT (Bx)電平若比參考電壓大時，輸出為高電平；反之若輸入GLT (Bx)電平若比參考電壓小時，輸出為低電平。

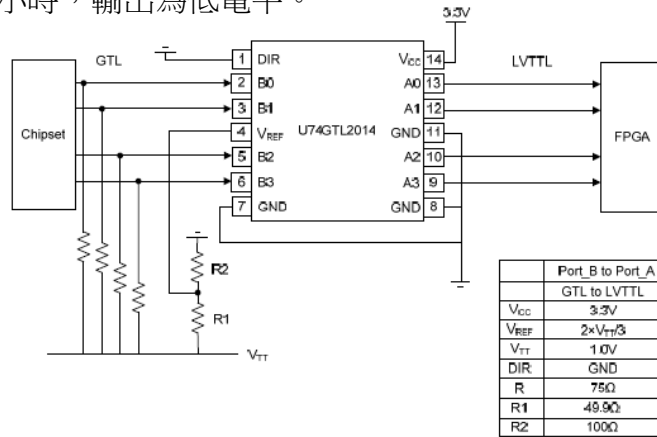


圖1. GTL 至 LVTTL 應用電路

- 當DIR 腳位狀態為高電平時，LVTTL (Ax)為輸入；GTL (Bx)為輸出，當輸入電平大於2V時，輸出為高電平，反之當輸入電平小於0.8V時，輸出為低電平。

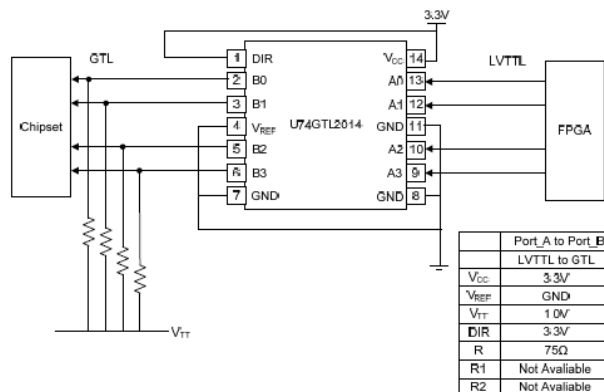


圖 2. LVTTL 至GTL 應用電路



Analog IC / Discrete total solution provider

U74GTL2014

4-CHANNEL LVTTL TO GTL TRANSCEIVER

四通道 LVTTL至GTL收發器

Applications 應用

伺服器



有線通訊



基地台



機櫃一體化電源



汽車電子



計算機

